



UNIVERSIDAD NACIONAL DE LA PLATA  
FACULTAD DE INFORMÁTICA

---

## ORGANIZACIÓN DE COMPUTADORAS

Carrera: **Licenciatura en Sistemas**  
**Planes 2003 y 2007**

**Año 2010**

Año: **1°**

Duración: **Semestral**

Profesor: **Ing. H. Villagarcía Wanza,**  
**Ing. Castro Nestor**  
**Ing. Jorge Bellavita**  
**Ing. Jorge Runco**

Hs. semanales: **6 hs.**

---

### OBJETIVOS GENERALES:

Brindar los conocimientos que permitan una profunda comprensión de los principios de funcionamiento de los modernos equipos de computación. El alumno analizará aspectos propios de las arquitecturas físicas de las computadoras, sus periféricos y los mecanismos de comunicación CPU-Memoria-Periféricos.

### CONTENIDOS MINIMOS:

- Computadoras digitales.
- Representación de datos a nivel de máquina.
- Organización funcional. CPU.
- Nociones de circuitos combinatorios y secuenciales.
- Memoria interna y externa.
- Nociones básicas de manejo de interrupciones.
- Periféricos.

### Programa

#### **Unidad 1 : Computadoras digitales**

Conceptos introductorios. Funcionamiento básico. Organización de un sistema de cómputo, modelo de von Neumann. Otros modelos de organización, clasificación de las computadoras de acuerdo al modelo. Ejemplos. Evolución histórica de las computadoras y la tecnología empleada en su fabricación. Costo y rendimiento. Análisis de la performance, métodos de medición, MIPS, MFLOPS, benchmarks. Concepto de niveles de abstracción.

#### **Unidad 2 : Aritmética de las computadoras**

Definición de bit, nibble, byte, palabra, palabra doble, relación con lenguajes de alto nivel. Representaciones numéricas: números enteros con y sin signo. Aritmética con enteros. Fundamentos de la representación en punto flotante, normalización, error de la representación.



**UNIVERSIDAD NACIONAL DE LA PLATA**  
**FACULTAD DE INFORMÁTICA**

---

Representación estándar del IEEE. Aritmética en punto flotante. Representaciones alfanuméricas, ASCII, EBCDIC.

**Unidad 3 : Lógica Digital**

Compuertas lógicas. Álgebra de Boole. Implementación de funciones booleanas. Lógica combinatoria, codificadores, decodificadores, multiplexores. Lógica secuencial, registros, contadores. Concepto de memoria y lógica programable. Aplicaciones de lógica digital en la Unidad Aritmético - Lógica (ALU) y en la Unidad de Control.

**Unidad 4 : Unidad Central de Procesamiento (CPU)**

Organización de la CPU. Descripción de microprocesadores actuales. Modelo de ejecución de instrucciones. Ciclo de instrucción, fases. Comunicación CPU – memoria, dato y dirección. Interconexión de subsistemas, buses, ejemplos reales. Concepto de instrucción. Conjunto de instrucciones: operaciones, formato y modos de direccionamiento. Organización de registros. Lenguaje de máquina y assembly.

**Unidad 5 : Memoria**

Tipos de memorias, clasificación. Parámetros característicos, tamaño, tiempo de acceso, costo, otros. Memoria principal, formas de organización. Memoria secundaria, organización y formato de datos. Organización jerárquica de la memoria. Dispositivos de almacenamiento externo, disco, cinta, disco óptico, otros. Múltiples unidades de discos (RAID).

**Unidad 6 : Periféricos**

Comunicación hombre-máquina. Comunicación máquina-máquina. Comunicación máquina-mundo físico. Dispositivos de interacción típicos: terminales, pantallas, teclado, mouse, impresora, scanner, tabla digitalizadora, audio. Características de interconexión a cada uno de ellos. Modem.

**Bibliografía**

• **Organización y Arquitectura de Computadoras – Diseño para optimizar prestaciones**, William Stallings. Ed. Prentice Hall (5ta edición).

• **Organización de Computadoras**, Andrew Tanenbaum. Ed. Prentice may (4ta edición).

. **Estructura de Computadoras y Periféricos**, Rafael Martinez Durá et al. Ed. Alfaomega, 2001.

• **Arquitectura de computadores- Un enfoque cuantitativo**, Hennessy & Patterson. Ed. Mc Graw Hill (1ra edición).